

東芝トランジスタ シリコン NPN エピタキシャル形 (複合形)

2SC3381

低周波低雑音差動増幅用

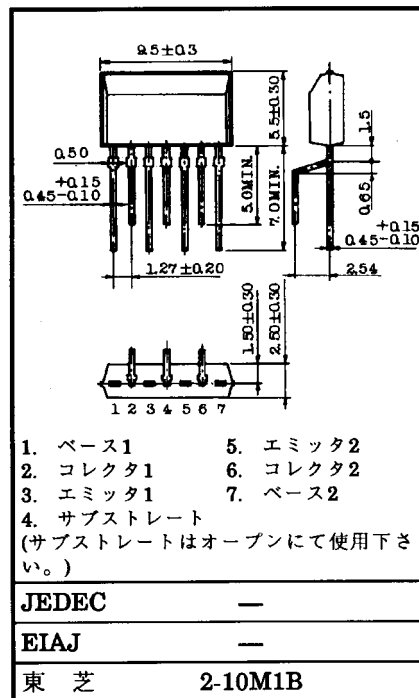
ステレオ プリ, メイン・アンプ初段のカスコード,
カレント・ミラー回路用

単位 : mm

- 1チップ・デュアルタイプのため、熱的、電氣的平衡特性が優れています。
- 低雑音です。: NF = 3 dB (最大), (VCE = 6 V, IC = 0.1 mA, RG = 10 kΩ, f = 1 kHz)
- 高耐圧です。: VCEO = 80 V (最小)
- 2SA1349 とコンプリメンタリになります。

最大定格 (Ta = 25°C)

項目	記号	定格	単位
コレクタ・ベース間電圧	V _{CB0}	80	V
コレクタ・エミッタ間電圧	V _{CEO}	80	V
エミッタ・ベース間電圧	V _{EBO}	5	V
コレクタ電流	I _C	100	mA
ベース電流	I _B	20	mA
コレクタ損失	P _C	200 × 2	mW
接合温度	T _j	125	°C
保存温度	T _{stg}	-55~125	°C



電氣的特性 (Ta = 25°C)

項目	記号	測定条件	最小	標準	最大	単位
コレクタしゃ断電流	I _{CB0}	V _{CB} = 80 V, I _E = 0	—	—	0.1	μA
エミッタしゃ断電流	I _{EBO}	V _{EB} = 5 V, I _C = 0	—	—	0.1	μA
直流電流増幅率	h _{FE} (注)	V _{CE} = 6 V, I _C = 2 mA	200	—	700	
直流電流増幅率比	h _{FE} (小)/ h _{FE} (大)	V _{CE} = 6 V, I _C = 2 mA	0.9	—	1.0	
コレクタ・エミッタ間飽和電圧	V _{CE (sat)}	I _C = 10 mA, I _B = 1 mA	—	0.07	0.3	V
ベース・エミッタ間電圧	V _{BE}	V _{CE} = 6 V, I _C = 2 mA	—	0.63	—	V
ベース・エミッタ間電圧差	V _{BE1} - V _{BE2}	V _{CE} = 6 V, I _C = 2 mA	0	—	10	mV
コレクタ出力容量	C _{ob}	V _{CB} = 10 V, I _E = 0, f = 1 MHz	—	3.6	—	pF
雑音指数	NF	V _{CE} = 6 V, I _C = 0.1 mA, R _G = 10 kΩ, f = 1 kHz	0	—	3	dB

注: h_{FE} 分類 GR: 200~400, BL: 350~700

000629TAA1

• 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いします。
 なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などでご確認ください。
 • 本資料に掲載されている製品は、一般的電子機器 (コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など) に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器 (原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など) にこれらの製品を使用すること (以下「特定用途」という) は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。
 • 本資料に掲載されている技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社および第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
 • 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。

